

形 G3VM-61G2

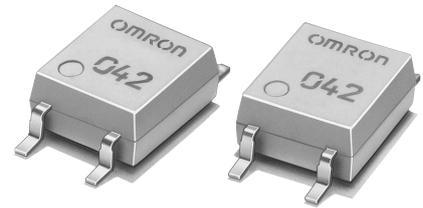
MOS FETリレー

CSM_G3VM-61G2_DS_J_1_4

機器の省電力化に適した超高感度MOS FETリレー 負荷電圧60Vタイプ



- トリガLED順電流1mA(最大)を実現し、機器の省電力化、電池の長寿命化に貢献。
- 連続負荷電流400mA。



NEW

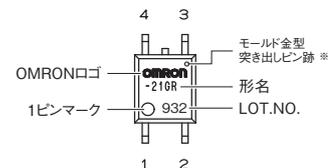
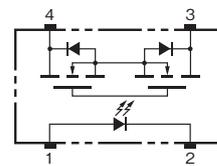
※マーキング内容については実際の商品と異なります。

RoHS適合

■用途例

- 通信機器
- セキュリティー機器
- 産業機器
- 各種計測機器
- アミューズメント機器
- 各種電池駆動機器

■端子配置/内部接続図



注. 製品の形式表示には、「G3VM」は表示していません。
※ 1ピンマークと対角側の窪みはモールド金型突き出しピン跡となります。

■種類 (○印の機種は標準在庫機種です。無印(受注生産機種)の納期についてはお取引先会社にお問い合わせください)

形状	接点構成	端子種類	負荷電圧(最大) *	形式	最小梱包単位	
					スティック数量	テーピング数量
SOP4	1a	サーフェス・マウント端子	60V	○形G3VM-61G2	100	—
				形G3VM-61G2 (TR)	—	2,500

* 負荷電圧(最大): ピークAC、DCを表わします。

■絶対最大定格 (Ta = 25°C)

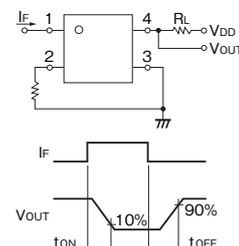
項目	記号	定格	単位	条件	
入力側	LED順電流	If	50	mA	
	直流順電流低減率	$\Delta I_F / ^\circ C$	-0.5	mA/°C	Ta ≥ 25°C
	LED逆電圧	Vr	5	V	
	接合部温度	Tj	125	°C	
出力側	負荷電圧(ピークAC/DC)	Voff	60	V	
	連続負荷電流(ピークAC/DC)	Io	400	mA	
	オン電流低減率	$\Delta I_o / ^\circ C$	-4.0	mA/°C	Ta ≥ 25°C
	接合部温度	Tj	125	°C	
入出力間耐電圧(注1)	Vlo	1500	Vrms	AC1分間	
使用周囲温度	Ta	-40 ~ +85	°C	氷結・結露のないこと	
保管温度	Tstg	-55 ~ +125	°C	氷結・結露のないこと	
はんだ付け温度条件	—	260	°C	10s	

(注1): 入出力間耐電圧の測定は、LEDピン、受光側ピンをそれぞれ一括し、電圧を印加する。

■電気的性能 (Ta = 25°C)

項目	記号	最小	標準	最大	単位	条件	
入力側	LED順電圧	Vf	1.0	1.15	1.3	V	If = 10mA
	逆電流	Ir	—	—	10	μA	Vr = 5V
	端子間容量	Ct	—	30	—	pF	V = 0, f = 1MHz
	トリガLED順電流	IfT	—	0.4	1	mA	Io = 400mA
出力側	最大出力オン抵抗	RON	—	1	2	Ω	If = 2mA, Io = 400mA
	開路時漏れ電流	ILEAK	—	1	1000	nA	Voff = 60V
	端子間容量	Coff	—	130	—	pF	V = 0, f = 1MHz
入出力間容量	Clo	—	0.8	—	pF	f = 1MHz, Vs = 0V	
入出力間容量絶縁抵抗	Rlo	1000	—	—	MΩ	Vlo = 500VDC, RoH ≤ 60%	
動作時間	ton	—	3	8	ms	If = 2mA, Rl = 200Ω, VDD = 20V (注2)	
復帰時間	toff	—	1	3	ms		

(注2): 動作・復帰時間



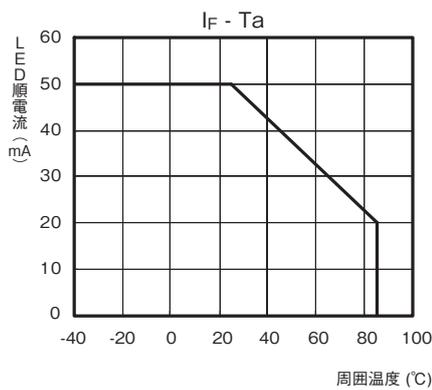
■推奨動作条件

リレーの動作・復帰を確実にするために次の条件でご使用ください。

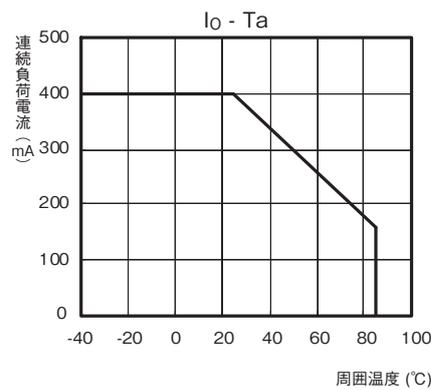
項目	記号	最小	標準	最大	単位
負荷電圧(ピークAC/DC)	V _{DD}	—	—	48	V
動作LED順電流	I _F	—	2	25	mA
連続負荷電流(ピークAC/DC)	I _O	—	—	320	mA
動作温度	T _a	-20	—	65	℃

■参考データ

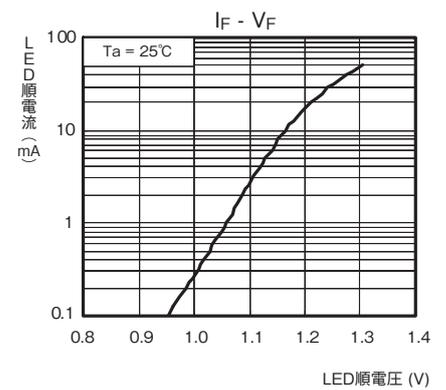
LED順電流－周囲温度



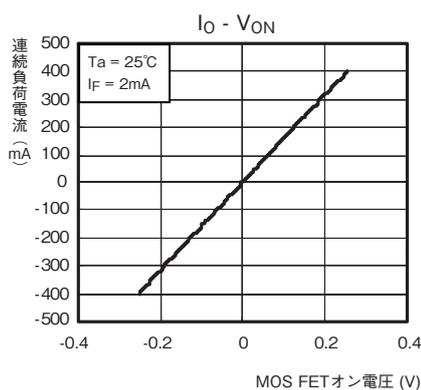
連続負荷電流－周囲温度



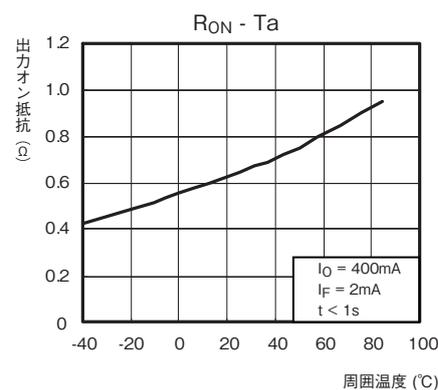
LED順電流－LED順電圧



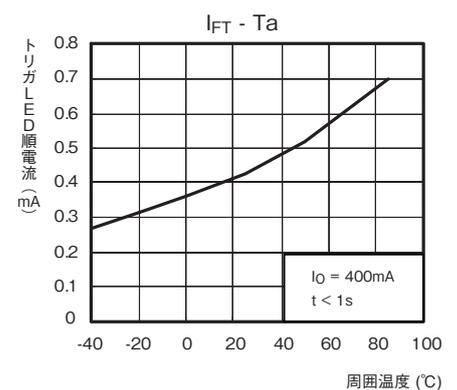
連続負荷電流－MOS FETオン電圧



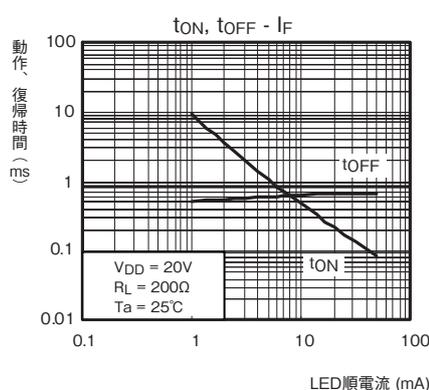
出力オン抵抗－周囲温度



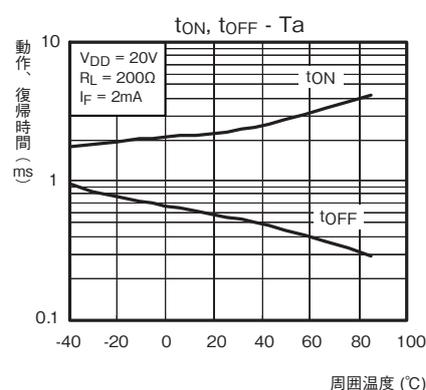
トリガLED順電流－周囲温度



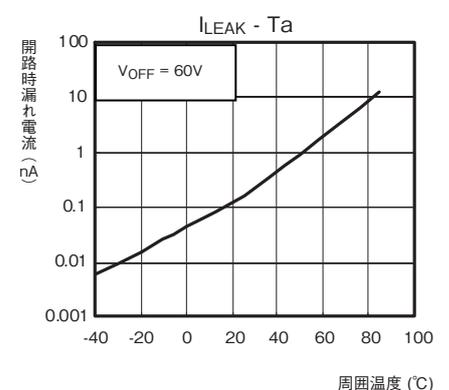
動作、復帰時間－LED順電流



動作、復帰時間－周囲温度



開路時漏れ電流－周囲温度



■正しくお使いください

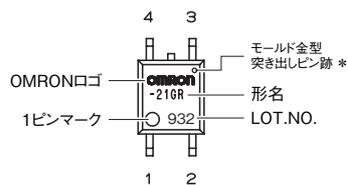
- 共通の注意事項は、「MOS FETリレー 共通の注意事項」をご覧ください。

SOP G3VM-61G2

■外観

SOP (Small Outline Package)

SOP4ピン



注. 製品の形式表示には、「G3VM」は表示していません。

* 1ピンマークと対角側の窪みはモールド金型突き出しピン跡となります。

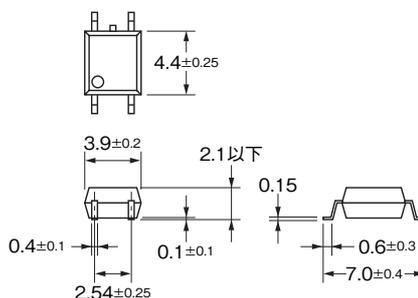
■外形寸法

(単位 : mm)

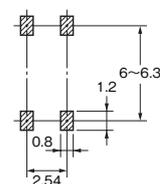


サーフェス・マウント端子

質量:0.1g



実装パッド寸法(推奨値)(TOP VIEW)



注. マーキングの内容は各商品で異なります。