

形G3VM-402C/F

MOS FETリレー

CSM_G3VM-402C_F_DS_J_1_5

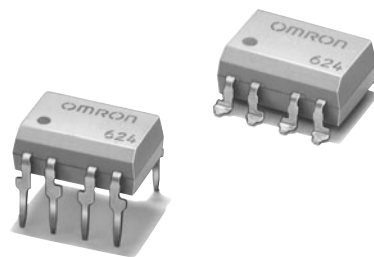
アナログ信号の開閉に適したMOS FETリレー 負荷電圧400Vシリーズもラインナップを充実

- 負荷電圧400Vシリーズに2チャンネルタイプを追加。
- 連続負荷電流120mA。
- 入出力間耐電圧2500Vrms。

RoHS適合

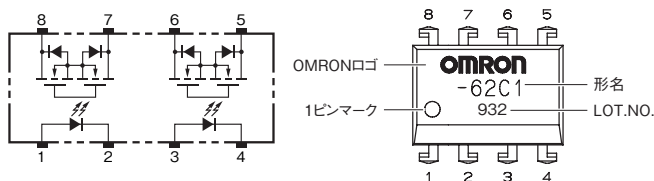
■用途例

- 各種計測機器
- セキュリティ機器
- アミューズメント機器



※マーキング内容については実際の商品と異なります。

■端子配置/内部接続図



注. 製品の形式表示には、「G3VM」は表示していません。

■種類

(納期についてはお取引先会社にお問い合わせください。)

形状	接点構成	端子種類	負荷電圧(最大) *	形式	最小梱包単位	
					スティック数量	テーピング数量
DIP8	2a	プリント基板用端子	400V	形G3VM-402C	50	—
		サーフェス・マウント端子		形G3VM-402F		
				形G3VM-402F (TR)	—	1,500

* 負荷電圧 (最大): ピークAC、DCを表わします。

■絶対最大定格 (Ta = 25℃)

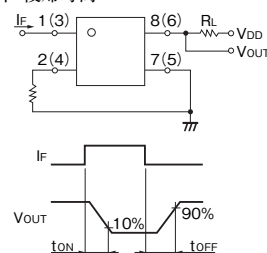
項目	記号	定格	単位	条件
入力側	LED順電流	If	50	mA
	繰り返しピークLED順電流	Ifp	1	A
	直流順電流低減率	$\Delta I_f / ^\circ C$	-0.5	mA/°C
	LED逆電圧	VR	5	V
	接合部温度	Tj	125	°C
出力側	負荷電圧 (ピークAC/DC)	V _{OFF}	400	V
	連続負荷電流 (ピークAC/DC)	Io	120	mA
	オン電流低減率	$\Delta I_o / ^\circ C$	-1.2	mA/°C
	接合部温度	Tj	125	°C
入出力間耐電圧(注1)	V _{IO}	2500	Vrms	AC1分間
使用周囲温度	Ta	-40 ~ +85	°C	氷結・結露のないこと
保管温度	Tstg	-55 ~ +125	°C	氷結・結露のないこと
はんだ付け温度条件	—	260	°C	10s

(注1): 入出力間耐電圧の測定は、LEDピン、受光側ピンをそれぞれ一括し、電圧を印加する。

■電気的性能 (Ta = 25℃)

項目	記号	最小	標準	最大	単位	条件
入力側	LED順電圧	V _F	1.0	1.15	1.3	V
	逆電流	I _R	—	10	μA	I _F = 10mA
	端子間容量	C _T	—	30	pF	V _R = 5V
	トリガLED順電流	I _{FT}	—	1	3	mA
出力側	最大出力オン抵抗	R _{ON}	—	18	35	Ω
	開路時漏れ電流	I _{LEAK}	—	1.0	μA	I _F = 5mA, I _O = 120mA
	端子間容量	C _{OFF}	—	40	pF	V _{OFF} = 400V
	入出力間容量	C _{IO}	—	0.8	pF	V = 0, f = 1MHz
入出力間容量絶縁抵抗	R _{IO}	1000	—	—	MΩ	f = 1MHz, V _S = 0V
動作時間	t _{ON}	—	—	1.0	ms	V _{IO} = 500VDC, RoH ≤ 60%
復帰時間	t _{OFF}	—	—	1.0	ms	I _F = 5mA, R _L = 200Ω, V _{DD} = 20V (注2)

(注2): 動作・復帰時間



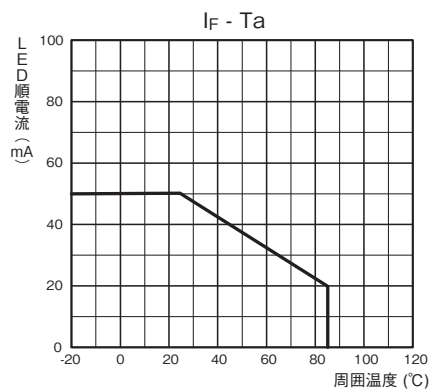
■推奨動作条件

リレーの動作・復帰を確実にするために次の条件でご使用ください。

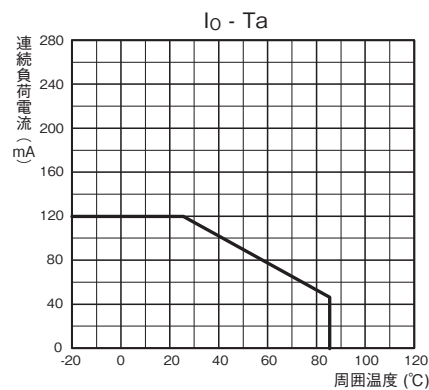
項目	記号	最小	標準	最大	単位
負荷電圧 (ピークAC/DC)	V_{DD}	—	—	320	V
動作LED順電流	I_F	5	7.5	25	mA
連続負荷電流 (ピークAC/DC)	I_O	—	—	100	mA
動作温度	T_a	-20	—	65	℃

■参考データ

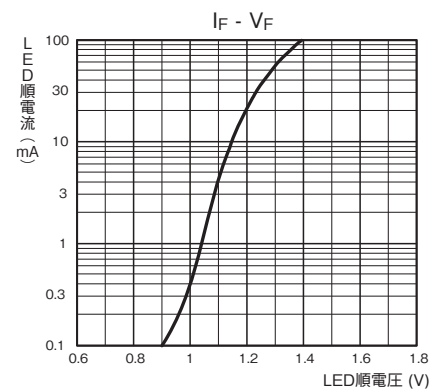
LED順電流－周囲温度



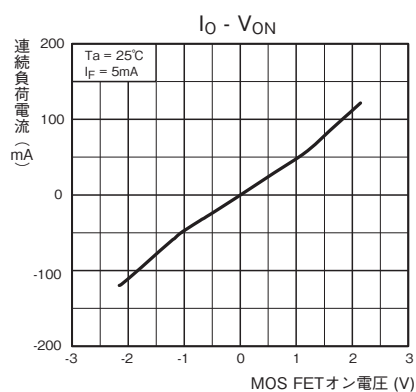
連続負荷電流－周囲温度



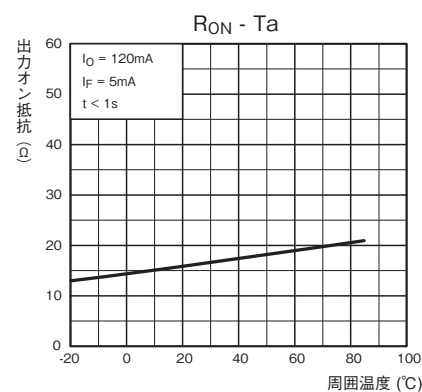
LED順電流－LED順電圧



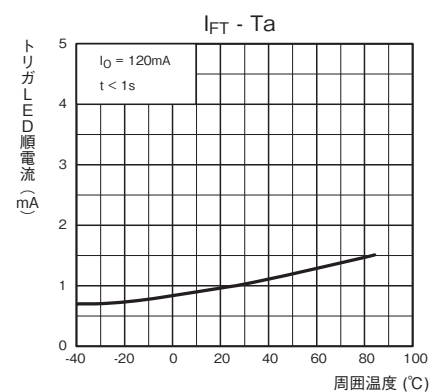
連続負荷電流－MOS FETオン電圧



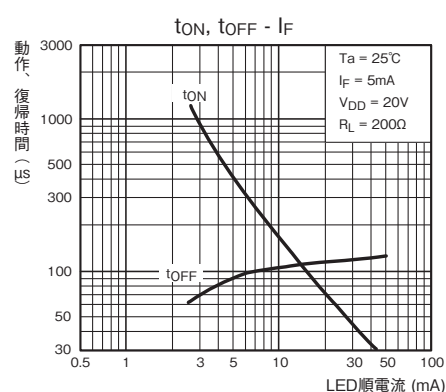
出力オン抵抗－周囲温度



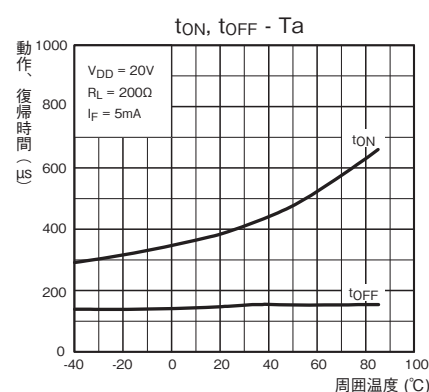
トリガLED順電流－周囲温度



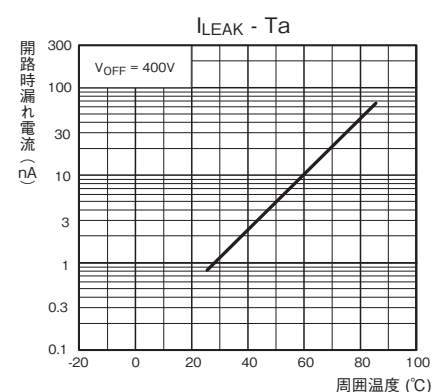
動作、復帰時間－LED順電流



動作、復帰時間－周囲温度



開路時漏れ電流－周囲温度

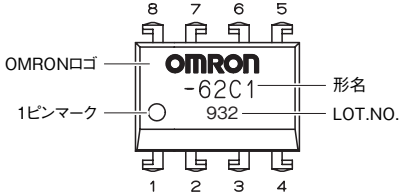


■正しくお使いください

・共通の注意事項は、「MOS FETリレー 共通の注意事項」をご覧ください。

■外観

DIP (Dual Inline Package)
DIP8ピン



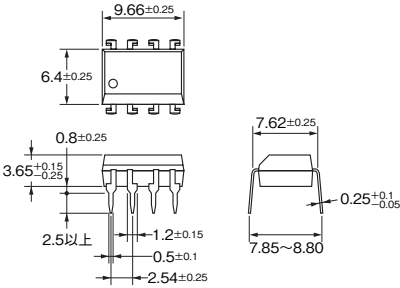
注. 製品の形式表示には、「G3VM」は表示しておりません。

■外形寸法

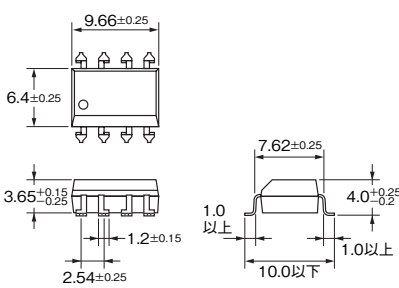
(単位 : mm)



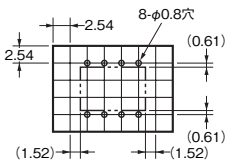
プリント基板用端子
質量:0.54g



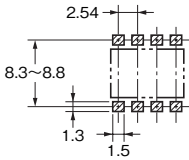
サーフェス・マウント端子
質量:0.54g



プリント基板加工寸法(BOTTOM VIEW)



実装パッド寸法(推奨値)(TOP VIEW)



注. マーキングの内容は各商品で異なります。